

WO 2005/045665 A1

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
19. Mai 2005 (19.05.2005)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2005/045665 A1

(51) Internationale Patentklassifikation⁷: G06F 9/38, 11/16

(DE). KOTTKE, Thomas [DE/DE]; Leimentalstrasse 13/1, 71139 Ehningen (DE). STEININGER, Andreas [AT/AT]; Rossakgasse 13, A-1230 Wien (AT).

(21) Internationales Aktenzeichen: PCT/DE2004/001779

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(22) Internationales Anmeldedatum:

7. August 2004 (07.08.2004)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
103 49 580.0 24. Oktober 2003 (24.10.2003) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): ROBERT BOSCH GMBH [DE/DE]; Postfach 30 02 20, 70442 Stuttgart (DE).

(72) Erfinder; und

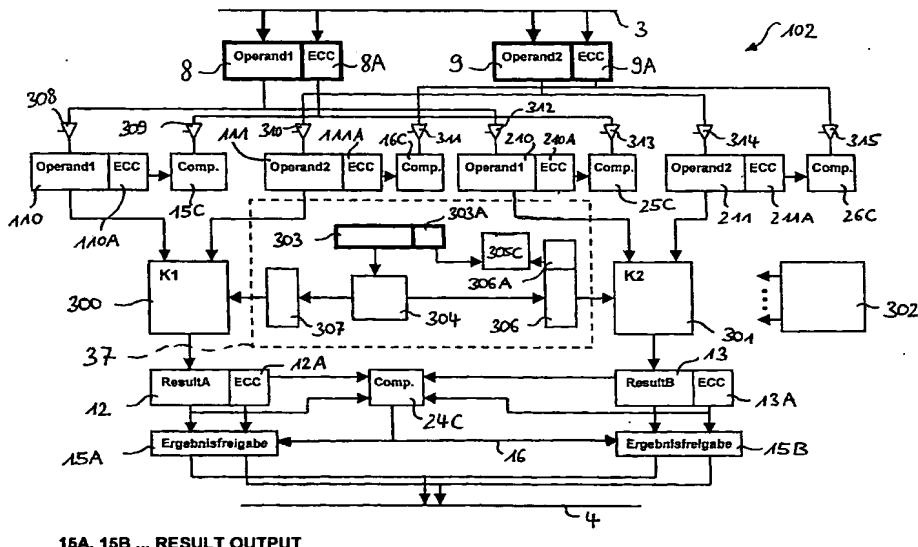
(75) Erfinder/Anmelder (nur für US): WEIBERLE, Reinhard [DE/DE]; Kalkaeckerstr. 10, 71665 Vaihingen/Enz

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU,

[Fortsetzung auf der nächsten Seite]

(54) Title: METHOD AND DEVICE FOR OPERAND PROCESSING IN A PROCESSOR UNIT

(54) Bezeichnung: VERFAHREN UND VORRICHTUNG ZUR OPERANDENVERARBEITUNG IN EINER PROZESSOREINHEIT





TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

Veröffentlicht:

— mit internationalem Recherchenbericht

(57) Zusammenfassung: Verfahren und Vorrichtung zur Operandenverarbeitung in einer Prozessoreinheit mit wenigstens zwei Ausführungseinheiten, welche in einem vorgebbaren Takt betreibbar sind, wobei die Ausführungseinheiten mit Steuersignalen zur Verarbeitung der Operanden angesteuert werden und zwischen einem ersten Betriebsmodus und einem zweiten Betriebsmodus umgeschaltet werden kann, dadurch gekennzeichnet, dass in dem ersten Betriebsmodus beiden Ausführungseinheiten gleiche Operanden zugeführt werden und in dem zweiten Betriebsmodus beiden Ausführungseinheiten unterschiedliche Operanden zugeführt werden und in dem ersten Betriebsmodus beide Ausführungseinheiten mit gleichen Steuersignalen zur Verarbeitung der Operanden angesteuert werden und im zweiten Betriebsmodus beide Ausführungseinheiten mit unterschiedlichen Steuersignalen zur Verarbeitung der Operanden angesteuert werden.